مجله علوم و فنون هستهای، دوره ۴۴، شماره ۲، جلد ۱۰۴، تابستان ۱۴۰۲



Journal of Nuclear Science and Technology Vol. 44 (3), Serial Number 104, 2023

طراحی سیستم تأمین انرژی سیم پیچ چنبرهای بر پایه ابرخازن به منظور افزایش زمان پلاسما در توكامك دماوند

حسين رسولي*'، اميررضا دارابي'، كريم عباسزاده'، حجت بابايي'، اميرحسين معروفخاني' ۱. پژوهشکده پلاسما و گداخت هستهای، پژوهشگاه علوم و فنون هستهای، سازمان انرژی اتمی، صندوق پستی: ۱۳۳۹–۱۴۱۵۵، تهران- ایران ۲. گروه قدرت، دانشکده مهندسی برق، دانشگاه خواجه نصیرالدین طوسی، صندوق پستی: ۱۳۵۵–۱۶۳۱۵، تهران – ایران

*Email: hsrasouli@aeoi.org.ir

مقالەي پژوھشى تاريخ دريافت مقاله: ١۴٠٠/١٠/٣٠ تاريخ پذيرش مقاله: ١۴٠٠/١٢/٢١

چكىدە

در این مقاله سیستم تأمین انرژی و تخلیه جریان در سیمپیچ چنبرهای توکامک دماوند به منظور افزایش زمان میدانهای مغناطیسی با هدف افزایش زمان ماندگاری پلاسما، طراحی و شبیهسازی شده است. در حال حاضر در این توکامک جریان سیمپیچ چنبرهای دارای نیم سیکل سینوسی با مدت زمان ms و پیک جریان ۱۲ kA است که میدان مغناطیس تقریباً T ا،۱ در مرکز چنبره تولید میکند و ناحیه تخت آن در حدود ۲۰ ms میباشد که برای تشکیل و محصورسازی پلاسما استفاده می گردد. با هدف ارتقاء توکامک دماوند به منظور افزایش مدت زمان ماندگاری پلاسما به ۲۰۰ ms، ضروری است که سیستمهای تأمین انرژی و کنترل مربوط به جریان سیمپیچهای قطبی و چنبرهای جدید طراحی و ارتقاء یابد. برای رسیدن به هدف مذکور، در این مقاله سیستم تأمین انرژی اصلی بر پایه منابع انرژی ذخیرهساز ابر خازن با ظرفیت ۲۱۴، ولتاژ تحمل ۹۰۰۷ و چیدمان ۷ شاخه سری، ۸ شاخه موازی طراحی شده است. همچنین جهت تأمین و تثبیت جریان سیمییچ چنبرهای، مبدل چاپر با ۷ ماژول موازی به همراه سیستم کنترل حلقه بسته با کنترلکننده هیسترزیس طراحی و شبیهسازی شده است. سیستم کلی قابیلت تأمین و تثبیت میدان مغناطیسی از محدوده ۰٫۷ تا ۱٫۲ تسلا با ریپل کمتر از ٪۲/۰ و مدت زمان ms برای ناحیه تخت دارد. همچنین سیستم شارژ بانک ابر خازنی بر اساس مبدل یکسوساز ۱۲ پالسه و مبدل باک با روش جریان ثابت، طراحی و شبیهسازی شده است که نتایج مطلوبی را حاصل کرده است.

كليدواژ دها: سيم ييچ چنبرهاي، توكامك دماوند، مبدل قدرت، ابرخازن، پلاسما

Supercapacitors Based Power Supply Design for Toroidal Field Coil of **Upgrade Damavand Tokamak**

H. Rasouli^{*1}, A.R. Darabi¹, K. Abbaszadeh², H. Babaee¹, A.H. Maroufkhani¹

1. Plasma and Nuclear Fusion Research School, Nuclear Science and Technology Research Institute, AEOI, P.O. Box: 14155-1339, Tehran - Iran 2. Faculty of Electrical Engineering, K.N. Toosi University of Technology (KNTU), P.O.BOX: 16315-1355, Tehran, Iran

> **Research Article** Received 20.1.2022 Accepted 12.3.2022

Abstract

In this study, the current discharge and the power supply system of toroidal field (TF) coils of Damavand tokamak have been designed and simulated to increase the magnetic field time and consequently the plasma duration. Currently, the TF coil current used to form and confine plasma has a sinusoidal half-cycle waveform with a duration of 100ms and a current peak of 12kA which produces a 1.1T magnetic field at the center of the chamber and its flat-top area is about 20ms. With the aim of upgrading Damavand tokamak, in order to increase the plasma duration to 200ms, it is necessary to upgrade the energy supply system and control system of toroidal and poloidal field coil currents. For this purpose, in this paper, the main power supply system has been designed based on super-capacitors with a capacitance of 21F, voltage of 900V, and topology of series-parallel (7*8). Also, to supply and stabilization of TF current, the chopper converter with seven parallel modules with the closed-loop control system with hysteresis controller has been designed and simulated. The general system is capable of supplying and stabilizing the magnetic field from the range of 0.7 to 1.2 Tesla with a ripple of less than 0.2% and a duration of 200ms for the flat area. Also, the charging system of super-capacitors has been designed and simulated using the 12-pulse rectifier converter and the buck converter with the constant current method, which has achieved desirable results.

Keywords: Toroidal field coil, Damavand tokamak, Power convertor, Supercapacitors, Plasma

Journal of Nuclear Science and Technology

Vol. 44 (3), Serial Number 104, 2023, P 127-137

مجله علوم و فنون هستهای دوره ۴۴، شماره ۲، جلد ۱۰۴، تابستان ۱۴۰۲، ص ۱۲۷–۱۳۷



۱. مقدمه

به علت عملکرد پالسی توکامکها، اغلب آنها از سیستمهای ذخیرهساز انرژی به عنوان منبع تغذیه استفاده میکنند. در توکامکهای مقیاس بزرگ معمولاً از چرخطیار ها استفاده میشود [۱]. توکامکهای متوسط و کوچک میتوانند به طور مستقیم به شبکه برق سراسری متصل شوند. اما با توسعه ابرخازنها به عنوان سیستمهای ذخیرهساز انرژی برای کاربردهای پالسی، استفاده از آنها کاراتر و اقتصادیتر از شبکه است [۲]. حتی توکامکهای بزرگ نیز شروع به برنامهریزی برای جایگزینی چرخطیارها با ابرخازنها کردهاند [۳].

ابرخازنها دارای چگالی توان بالا بوده و به علت این ویژگی، استفاده از آنها برای تأمین جریان در سیمپیچهای توکامک رو به گسترش است. شکل ۱ مقایسه بین ابرخازنها، چرخطیارها، باتریهای معمولی و خازنهای استاندارد را نشان میدهد. ابرخازنها چگالی توان بالاتری (۵۰ kW/kg) نسبت به باتری لیتیومی- یونی دارند اما به طور چشمگیری دارای چگالی انرژی پایینتری از آنها هستند. طولعمر آنها تقریباً دو برابر طولعمر باتری است. ابرخازنها همچنین به علت ترکیب مواد و ساختار طراحی آن دارای مقاومت سری معادل پایین هستند. این ویژگیها منجر به کارایی بیشتر آنها به دلیل افزایش ظرفیت، افزایش جریان شارژ و دشارژ و کاهش تلفات گرمایی میشود [۴، ۵].

در توکامک، نمیتوان ابرخازنها را به طور مستقیم به سیمپیچها متصل کرد و نیاز به مبدل مناسب است تا بتوان جریان لازم را با یک روش کنترل شده تأمین نمود. برای تشکیل پلاسما و محصورسازی آن، ریپل^۲ کلی میدان مغناطیسی چنبرهای^۳ (TF) باید بسیار ناچیز باشد. از آنجا که مقدار آن وابسته به ریپل جریان سیمپیچ میدان چنبرهای است، یک مبدل قدرت مناسب میتواند جریان با ریپل محدود را کنترل کند. استفاده از ماژولهای ابرخازنی و مبدل مربوطه به همراه سیستم شارژ بانک ابرخازنی به منظور تحریک سیمپیچ چنبرهای در توکامک ارتقاء یافته ASDEX ارایه شده است [۳].

1. Flywheel

ه ۴۴، شماره ۲، جلد ۱۰۴، تابستان ۱۴۰۲، ص ۱۲۷–۱۳۷



شکل ۱. مقایسه بین ابرخازنها، باتریها و خازنهای معمولی بر حسب چگالی توان و انرژی [۳].

تغذیه سیمییچ چنبرهای در توکامک^۴ SST1 بر مبنای مبدل یکسوساز ۱۲ پالسه بر اساس تریستور^۵ میباشد و با کنترل زاویه آتش^ع، پروفایل جریان مورد نیاز تولید می گردد [۶]. در توکامک ST۲۵، تأمین انرژی سیمپیچ چنبرهای با بانکهای ابرخازنی طراحی شده است و در آن کنترل جریان سیمپیچ از طریق مبدل چایر^۷ کاهنده با فیدبک جریان و کنترل عرض پالس ^IGBTها صورت می گیرد [۲]. برای هر کدام از سیم پیچهای چنبرهای و قطبی در توکامک SMART، سیستم تأمین انرژی بر پایه ماژولهای ابر خازنی و مبدلهای قدرت H-Bridge بر پایه IGBTها طراحی شده است. در این توکامک، جریان به وسیله ماژولهای ابرخازنی برای مدت زمان ۱ ثانیه فراهم می شود [۸، ۹]. منابع تغذیه در توکامک Proto-Sphera بر اساس مبدلهای H-Bridge و ابرخازنها طراحی و شبیه سازی شده است. همچنین این نوع طراحیها برای عملکردهای طولانی مدت در مراجع [۵، ۱۰، ۱۱] ارایه شده است. برای اولین بار استفاده عملی از ماژولهای ابرخازنی در توکامک ^۱NORTH گزارش شده که در آن برای تخلیه ۲۰ ثانیه، ۴ ماژول ابرخازنی ۱۲۵۷ شرکت ماکسول به عنوان بانک خازنی و یک مبدل چاپر بر پایه IGBT برای تحریک سیمپیچ چنبرهای استفاده شده است [۱۲].

در توکامک دماوند جریان پلاسما با بیشینه جریانی در حدود ۴۰ kA و در مدت زمان ۳s ۲۰ تولید می شود [۱۳]. سیستم تأمین انرژی این توکامک مربوط به چند دهه قبل می اشد که شامل بانکهای خازنی ولتاژ بالا و تخلیه بدون

6. Firing Angle

- 8. Insulated-Gate Bipolar Transistor
- 9. NORdic Tokamak
- Journal of Nuclear Science and Technology
- Vol. 44 (3), Serial Number 104, 2023, P 127-137

^{2.} Ripple

^{3.} Toroidal Field (TF)

^{4.} Steamy State Superconducting Tokamak

^{5.} Thyristor

^{7.} Chopper

کنترل جریان در سیم پیچها از طریق سوئیچ ایگنیترون ^۱ است. هدف از ارتقاء توکامک دماوند، افزایش مدت زمان حضور پلاسما به ۲۰۰ms، با ثابت ماندن محفظه خلأ و سیم پیچهای مولد میدان می باشد. برای افزایش مدت زمان ماندگاری پلاسما، ضروری است پارامترهای مدت زمان تخلیه، شکل و شدت جریان سیم پیچ چنبرهای بر اساس قیود مطرح در این ماشین تعیین و سپس منبع انرژی لازم و مبدل قدرت آن طراحی گردد.

در این مقاله، ساختار فعلی سیستم تأمین انرژی و تخلیه جریان سیمپیچ چنبرهای در بخش ۲ بیان می گردد. بخش ۳ مربوط به محاسبه ظرفیت بانکهای خازنی سیمپیچ چنبرهای توکامک ارتقاء یافته خواهد بود. در بخش ۴، طراحی و شبیهسازی مبدلهای قدرت و سیستم کنترل جریان مبدل بیان شده است. در بخش ۵، طراحی سیستم شارژ ابر خازنها و در نهایت در بخش ۶، نتیجه گیری ارایه می شود.

۲. مشخصات سیمپیچ چنبرهای و تأمین انرژی آن

سیستم مغناطیسی توکامک دماوند شامل سیمپیچهای مولد میدان چنبرهای^۲ (TFC) و پیچههای مولد میدان قطبی هستند. مولد میدان مغناطیسی قطبی از پیچه مرکزی^۳ (CS) و سیمپیچهای میدان قطبی^۴ (PFC) نظیر سیمپیچهای تعادلی، کنترلی و کشیدگی تشکیل شده است. شکل ۲ نمای سه بعدی پیچهها و سطح مقطع توکامک دماوند را نشان میدهد. میدان مغناطیسی چنبرهای در واقع اصلیترین و مهمترین میدان مغناطیسی در توکامک میباشد. سیمپیچهای کوچکی است مغناطیسی چنبرهای خود متشکل از سیمپیچهای کوچکی است که هر کدام دارای تعداد دور معینی بوده و به صورت سری متصل شدهاند. وظیفه آنها تولید میدان مغناطیسی (BT)

در توکامک دماوند سیمپیچ چنبرهای از ۲۰ پیچه مجزا تشکیل شده که هر کدام از آنها دارای ۸ دور هستند. شکل ۳، یک عدد از این پیچه و همچنین نقشه آن را نشان میدهد. هر کدام از این پیچهها دارای مقاومت Ω ۲/۵ و القاییدگی متصل میشوند. مجموعه این سیمپیچ با در نظر گرفتن مسیر اتصال از بانک خازنی، دارای مقاومت Ω mΩ و اندوکتانس M ۵ است. با تأمین انرژی از طریق بانک خازنی با ظرفیت M ۵ است. با تأمین انرژی از طریق بانک خازنی با ظرفیت MF میدان مغناطیسی در حدود ۱/۲۲ تولید میگردد.

- 1. Ignitron Switch
- 2. Toroidal Field Coil (TFC)
- 3. Central Solenoid
- 4. Poloidal Field

نمای کلی از سیستم تأمین انرژی سیمپیچ چنبرهای در شکل ۴ نشان داده شده است. انرژی ذخیره شده در بانک خازنی، از طریق ۴ سوئیچ ایگنیترون موازی شده بدون کنترل در سیمپیچ تخلیه می گردد. جریان نیم سیکل سینوسی در مدت ۱۰۰ms ایجاد می کند که برای حالت تجربی، نمودار جریانی آن (IT) در شکل ۵ نشان داده شده است. با توجه به آن، ناحیه تخت جریان IT در حدود ۲۰ms است و ۳۸ بعد از شروع به بیشینه خود می رسد. در جدول ۱ مشخصات سیمپیچ چنبرهای و بانک خازنی مربوطه ارایه شده است.



شکل ۲. سطح مقطع توکامک دماوند [۱۴].



شکل ۳. یک پیچه از سیم پیچ میدان چنبرهای در توکامک دماوند [۱۴].



شکل ۴. نمای کلی از منبع تأمین انرژی و تخلیه جریان در TF.

Vol. 44 (3), Serial Number 104, 2023, P 127-137



Journal of Nuclear Science and Technology



شکل ۵. نمودار جریان واقعی (I_T) در شرایط فعلی [۱۳].

جدول ۱. مشخصات سیم پیچ چنبرهای و بانک خازنی مربوطه [۱۴]

| مقادير | مشخصات |
|--|----------------------|
| ۲. | تعداد كويل |
| ٨ | تعداد دور در هر کویل |
| ۵ mH | اندوکتانس کل |
| ${}_{0}$ ${}_{0}$ ${}_{0}$ ${}_{0}$ ${}_{0}$ | مقاومت الكتريكي |
| مس-توخالی | جنس پیچەھا |
| آب | نحوه خنكسازي |
| ۱۳ kA | بيشينه جريان |
| IRT-50980 (UPT-50980) | ignitron |
| v · · ms | مدت زمان تخليه |
| $\cdots \mu F/\Delta kV$ | مشخصات خازنها |
| $r \cdot mF/r kV$ | مشخصات بانک خازنی |

۳. طراحی بانک خازنی برای پیچه TF توکامک ارتقاء یافته دماوند

با توجه به مطالب بیان شده در بخش ۲، یکی از اهداف ارتقاء قابلیت تحریک سیمپیچ TF جهت تولید میدان مغناطیسی ثابت در محدوده قابل تنظیم $YT = N_T < B_T < N_T$ میباشد. جریان مورد نیاز سیمپیچ از قانون آمپر به دست میآید و وابسته به شعاع اصلی پلاسما (R_p) ، میدان چنبرهای (B_T) ، تعداد دورهای سیمپیچ چنبرهای (N_T) و گذردهی مغناطیسی (μ_0)

$$I_T = \frac{\tau \pi R_p B_T}{\mu N_T} \tag{1}$$

بر اساس رابطه (۱)، جریان ثابت و قابل کنترل در محدوده ۲۰۰ms مدت زمان حداقل $\Lambda kA < I_T \leq 1 \pi kA$ برای مدت زمان حداقل لازم است. برای افزایش مدت زمان جریان و کنترل شدت آن از ماژولهای ابرخازنی استفاده میشود و میتوان با بهکارگیری مبدل چاپر DC/DC مدت زمان تخلیه و دامنه جریان تحریک سیمپیچ را کنترل نمود.

شایان ذکر است، با توجه به این که ساختار سیمپیچ بدون تغییر باقی میماند، این ساختار باید توانایی تحمل گرمایش ژولی ناشی از عملکرد پالس ۲۰۰ms را داشته باشد. گرمایش

محدودیتهای عملیاتی اساس شکل موج جریان مورد نیاز در سیمپیچ چنبرهای است. برای ایجاد میدان مغناطیسی مطلوب، شکل موج جریان لازم در شکل ۶ نشان داده شده است. قیدهای مربوط به شکل ۶ و شدت جریان سیمپیچ چنبرهای در توکامک دماوند عبارتند از:

- ۱. قید پیش یونش از طریق مگنترون: فرکانس مگنترون در این توکامک GHz است که معادل فرکانس جذب سیکلوترونی الکترونها در میدان ثابت T B_{T} میباشد، این میدان در جریان حدود I_{T} F kA میگردد. از طرف دیگر، فاصله زمانی پیش یونش (اعمال مگنترون) تا زمان شروع میدان BT (یا شروع جریان سیمپیچ مرکزی (I_{i})) محدود به TT است (شکل ۶).
- در محدوده ${f B}_T$. قید دیگر، قابلیت تنظیم میدان ${f B}_T$ در محدوده . $VT < {f B}_T \leq V_T / T$. (شکل ${f S}_T$). (شکل ${f S}_T$).

۳. محدودیت تغییرات ریپل جریان در حدود $\Delta i = 4 \$ در ناحیه تخت: در ناحیه تخت جریان، B_T میبایست تقریباً ثابت باشد، اما در واقعیت به دلیل کنترل تثبیت جریان به همراه یک ریپل میباشد. تغییرات میدان مغناطیسی در ناحیه تخت با در نظر گرفتن 7/1 میدان اصلی در حدود T 7.7.7 میشود که معادل جریان در حدود ۲۵۸ است. لذا ریپل جریان در ناحیه تخت سیمپیچ چنبرهای 4.6 = 10 خواهد بود که از طریق کنترل هیسترزیس حاصل میشود. ریپل جریان در طراحی SMART در توکامک SMART کمتر از 17 و در طراحی ASDEX در حدود 7/1.7 است 7.7



شکل ۶. نمودار شکل جریان لازم برای سیمپیچ TF (رنگ قرمز برای تخلیه ۱۳ kA (۱٫۲ T) و رنگ آبی برای تخلیه ۸ kA (۱٫۲ ۲)).

با توجه به قید ۱، در صورت استفاده از یک نوع بانک خازنی و افزایش ظرفیت آن مشخص می شود که ولتاژ بانک ابرخازنی باید در حدود ۲ kV باشد تا شرط کوتاهترین فاصله زمانی مابین میدان ۰٬۵۲ و ۲ ۱٬۲ را برآورده سازد. از طرفی در تکنولوژی حال حاضر، محدودیت سریسازی ابرخازنها، حداکثر ۱/۵ kV است. همچنین، ماژولهای ابر خازنی متعارف برای جریان در حد کیلوآمپر، ولتاژی کمتر از ۲۰۰۷ دارند و اگر از چیدمان سری و موازی این نوع ماژولها استفاده شود تعداد ماژولهای مورد نیاز بسیار زیاد خواهد بود که طبیعتاً هزینه و پیچیدگی زیادی به همراه دارد.

یکی از راهحلهای عملی و ممکن استفاده از بانک خازنی معمولی با ظرفیت کم و ولتاژ بالا به عنوان بانک خازنی سریع چنبرهای^۱ (FTB) برای رسیدن به پیک جریان ثابت با مدت زمان حدود ۳۸ms می باشد و در ادامه تخلیه جریان، به کار گیری بانک ابرخازنی با ظرفیت زیاد و ولتاژ پایین، به عنوان بانک ابرخازنی کند چنبرهای^۲ (STB) از زمان ۳۸ms تا حدود ۲۵۰ms با جریان قابل کنترل و ثابت در محدوده \mathbf{B}_{T} مىباشد. بنابراين براى ايجاد $\mathbf{A} \mathbf{k} \mathbf{A} < \mathbf{I}_{\mathrm{T}} \leq \mathbf{N} \mathbf{K} \mathbf{A}$ قابل تنظیم و حصول قید پیش یونش در زمان متغییر و قابل تنظیم برای جریان ۶kA، از دو نوع بانک خازنی سریع (موجود) و بانک خازنی آهسته استفاده می شود که باید ظرفیت و ولتاژ آنها محاسبه گردد.

با توجه به قيد ٢، براى حصول ميدان قابل تنظيم لازم است، سیم پیچ چنبرهای از طریق بانک ابر خازنی STB و مبدل چاپر DC/DC تحریک گردد که جریانی در محدوده در سیم پیچ چنبرہای لازم خواہد ۸ $kA < I_T \leq 1$ ۳kAبود. ظرفیت بانک TFB و ولتاژ مربوطه بر اساس شیب جریان لازم برای ایجاد میدان ۰٫۵T، همچنین ظرفیت بانک ابر خازنی

- 1. Fast Toroidal Bank (FTB)
- 2. Slow Toroidal Bank (STB)

STB و ولتاژ مربوطه بر اساس پیک جریان ۱۳kA با عرض یالس ۲۵۰ms محاسبه می شود.

حداکثر تغییرات جریان (Δi=۵۰A) در ناحیه تخت با به کارگیری سیستم کنترل جریان در مبدل فراهم می شود. با این روش، تغییرات ریپل جریان محدود شده و قید ۳ برآورده خواهد شد.

(FTB) طراحی بانک خازنی سریع (FTB)

برای طراحی بانک خازنی FTB لازم است بیشینه و کمینه جریان به ترتیب ۱۳kA و ۸kA باشد همچنین به دلیل پدیده زمان پویش و باز ترکیب یونیزاسیون، ضروری است مدت زمانی که از ۶kA تا بیشینه جریان تنظیمی طول میکشد، کمتر از ۲۰ms باشد. اگر مدت زمان رسیدن به بیشینه جریان ۳۸ms در نظر گرفته شود در این صورت شرط فوق برقرار می شود. طراحی ولتاژ و ظرفیت بانک خازنی سریع (C_f) بر اساس روابط مداری شکل ۷ در ناحیه میرایی ۱ $\leq f_f \leq 0$ صورت مى گيرد.

$$I_{T}(s) = \frac{\frac{V_{f}}{L_{T}}}{S^{\mathsf{Y}} + \frac{R_{T}}{L_{T}}S + \frac{1}{L_{T}C_{f}}} = \frac{K\omega_{nf}^{\mathsf{Y}}}{S^{\mathsf{Y}} + \mathsf{Y}\zeta_{f}\omega_{nf}S + \omega_{nf}^{\mathsf{Y}}} ,$$

$$K = \frac{V_{f}}{L_{T}\omega_{nf}^{\mathsf{Y}}}$$

$$V = \frac{(-\omega_{nf}\zeta_{f}t)}{(-\omega_{nf}\zeta_{f}t)} = \frac{(\mathsf{Y})^{\mathsf{Y}}}{(-\omega_{nf}\zeta_{f}t)} = \frac{(\mathsf{Y})^{\mathsf{Y}}}{(-\omega_{nf}\zeta_{f}t)}$$

$$I_{T} = \frac{V_{f}}{L_{T}\omega_{nf}} \frac{e^{(-\omega_{nf}\zeta_{f}t)}}{\sqrt{1-\zeta_{f}}} \operatorname{Sin}(\omega_{nf}\sqrt{1-\zeta_{f}}t)$$
(7)

که در آن، R_T و L_T به ترتیب مقاومت و اندوکتانس کل سیمپیچ چنبرهای، I_T جریان سیمپیچ، C_f ظرفیت خازن، و لتاژ اولیه بانک خازنی است. m_{nf} و ξ_f نیز به ترتیب فرکانس V_f طبیعی و میرایی هستند. با در نظر گرفتن Imax به عنوان حداکثر جریان و t_p زمان رسیدن به آن، ظرفیت بانک خازنی سريع C_f را مى توان به صورت رابطه π محاسبه كرد [14].

$$t_{p} = \frac{\pi}{\omega_{nf}\sqrt{1-\zeta_{f}^{\Upsilon}}}, \quad \omega_{nf} = \frac{1}{\sqrt{L_{T}C_{f}}},$$

$$\zeta_{f} = \frac{R_{T}}{\Upsilon}\sqrt{\frac{C_{f}}{L_{T}}} \Longrightarrow C_{f} = \frac{1}{(\frac{L_{T}\pi^{\Upsilon}}{t_{p}^{\Upsilon}} + \frac{R_{T}^{\Upsilon}}{\Upsilon})}$$

$$(\Upsilon)$$

در ادامه با در نظر گرفتن حداکثر جریان، می توان ولتاژ بانک خازنی را محاسبه نمود.

Journal of Nuclear Science and Technology

Vol. 44 (3), Serial Number 104, 2023, P 127-137



۱۳۱

$$I_T(s) = \frac{\frac{V_{\cdot s}}{L_T} + S I_{\cdot s}}{S^{\intercal} + \frac{R_T}{L_T} S + \frac{1}{L_T C_s}}$$
(Δ)

با توجه به تبدیل لاپلاس معکوس رابطه ۵، جریان در حوزه زمان به صورت رابطه ۶ خواهد بود.

$$I_{T}(t) = e^{-\frac{R_{T}t}{\Upsilon L_{T}}} I_{.s} \begin{pmatrix} \cosh\left[\frac{\sqrt{-\Upsilon L_{T} + C_{s}R_{T}^{\Upsilon}t}}{\Upsilon\sqrt{C_{s}}L_{T}}\right] + \\ \frac{\sqrt{C_{s}}\left(-I_{.s}R_{T} + \Upsilon V_{.s}\right)\sinh\left[\frac{\sqrt{-\Upsilon L_{T} + C_{s}R_{T}^{\Upsilon}t}}{\Upsilon\sqrt{C_{s}}L_{T}}\right]}{I_{.s}\sqrt{-\Upsilon L_{T} + C_{s}R_{T}^{\Upsilon}t}} \end{pmatrix}$$

$$(\pounds)$$

در ادامه برای محاسبه ظرفیت بانک STB از روش فرکانس طبیعی نامیرا استفاده میشود. در این حالت فرکانس طبیعی مدار $\frac{1}{T} = \frac{7\pi}{T} = \omega$ است. در ادامه باید مقدار *T* در باد وره از فرکانس نامیرا) را محاسبه کرد، با توجه به اینکه در بانکهای خازنی موجود برای سیمپیچ چنبرهای مدت زمان ناحیه تخت ۲۰ms و مدت زمان کل (۲/۲) تخلیه ۱۰۰ms است، با در نظر گرفتن ناحیه تخت معادل ۲۰۰ms، مدت زمان تخلیه (۲/۲) معادل ۱ ثانیه خواهد شد. بنابراین با معلوم بودن *T* و ۲= پارامتر مجهول ظرفیت خازن برابر ۲۱F محاسبه میشود.

با در نظر گرفتن C_s=۲۱F و با فرض جریان اولیه در دو حالت ۸kA و ۸kA، بیشینه جریان سیمپیچ و مقدار ولتاژ اولیه بانک STB مطابق رابطه ۶ در جدول ۳ ارایه شده است.

برای حصول این مقادیر میتوان از ماژولهای یکسان ابرخازنی و سری و موازیسازی آنها بهره گرفت. در این طراحی از ماژولهای ابرخازنی BMO0063P125B08 شرکت ماکسول (دارای ظرفیت ۶۳۶ و ولتاژ ۱۲۵۷ با حداکثر جریان پیوسته (۲۸۸ با مداکثر جریان پیوسته (۲۸۸ با تماده میشود [۱۶]. با توجه به پارامترهای ماژول فوق، باید از مجموعه سری و موازی h = n و $\gamma = m$ مطابق شکل ۹ استفاده نمود. در این صورت، مشخصات بانک STB، دارای ظرفیت ۲۲۶ با تحمل حداکثر ولتاژ، جریان ۷۵۷۸ و ۱۶kA و متشکل از ۵۶ عدد ماژول ابرخازن خواهد بود.

$$I_{\max} = \frac{V_f}{L_T \omega_{nf}} e^{\left[-\frac{\zeta_f}{\sqrt{1-\zeta_f}^{\Upsilon}} \operatorname{Arctan}\left(\frac{\sqrt{1-\zeta_f}}{\zeta_f}\right)\right]}$$
(f)
$$V_f = I_{\max} L_T \omega_{nf} e^{\left[+\frac{\zeta_f}{\sqrt{1-\zeta_f}^{\Upsilon}} \operatorname{Arctan}\left(\frac{\sqrt{1-\zeta_f}}{\zeta_f}\right)\right]}$$

با توجه به معلوم بودن پارامترهای الکتریکی سیمپیچ، از روابط T و F ظرفیت بانک خازنی سریع و ولتاژ اولیه آن برای جریانهای بیشینه و کمینه تعیین میشود که مقادیر آن برای هر یک از جریانها در جدول T ارایه شده است. قابل ذکر است که با در نظر گرفتن میدان مطلوب در بازه که مارد نیاز مشخص و در نهایت با توجه به رابطه F ولتاژ تنظیمی بانک خازنی C_f تعیین میگردد. با توجه به جدول T مورد نیاز است. T

۲.۳ طراحی بانک خازنی آهسته (STB)

برای طراحی بانک STB لازم است جریان اولیه سیمپیچ برابر جریان خروجی بانک FTB درنظر گرفته شود. مدار ساده شده و معادل تخلیه جریان سیمپیچ چنبرهای پس از روشن شدن سوئیچ بانک STB (Cs) در شکل ۸ ارایه شده است.



شکل ۷. مدار تخلیه RLC با جریان اولیه صفر و ولتاژ اولیه بانک خازنی.

جدول ۲. مشخصات بانک FTB برای تنظیم پیک جریانی ۸kA و ۱۳kA

| برای جریان مطلوب | ظرفیت بانک خازنی (<i>C</i> f) | ولتاژ شارژ (<i>V</i> f) | پارامتر <i>ξf</i> |
|---------------------|-----------------------------------|-----------------------------|----------------------|
| ۱۳ kA | $V \Upsilon V_{/} \Lambda mF$ | ۳٫۱ kV | ۰,۱۳۶ |
| ∧ kA | $V \Upsilon V_{/} \Lambda mF$ | ו, ףוא kV | •,188 |



شکل ۸. مدار معادل تخلیه بانک STB با شرایط اولیه جریان سیمپیچ چنبرهای.



| جریانی ۸kA و ۱۳kA | STB برای تنظیم پیک | جدول ۳ . مشخصات بانک |
|-------------------|-----------------------|-----------------------------|
| برای جریان مطلوب | ولتاژ اوليه لازم براى | بيشينه جريان حاصله |
| | STB | |
| ۱۳ kA | ٧٢ · V | ۱۳٫۲ kA |

| ٨ kA | ۴۳۰۷ | ٨xkA |
|------|------|------|
| | | |



شکل ۹. نحوه سری و موازیسازی ماژول های ابرخازنی STB.

در بخش قبل، ظرفیت بانک STB برابر ۷۲F حاصل شد در حالی که طبق محاسبه ۲۱F لازم بود. برای رسیدن به ظرفیت ۲۱۴، ۳ ساختار سری با مجموعه سری و موازی ۸=n و m=۷ و متشکل از ۵۶×۳ ماژول لازم است که بنا به استدلال زیر بهینه نخواهد بود.

 $\Lambda/7$ در صورتی که در رابطه ۶، بیشینه جریان به ترتیب $\Lambda/7$ و $\Lambda/7$ به عنوان پارامترهای معلوم، ولتاژ اولیه و ظرفیت خازن به عنوان مقادیر مجهول در نظر گرفته شوند، به ترتیب مقادیر ولتاژ 4.97 و 4.07 و ظرفیت 4.97 و 4.97 حاصل مقادیر ولتاژ 4.97 و 4.07 و ظرفیت 4.97 و 4.97 حاصل میشود. دلیل این که این ولتاژها تقریباً برابر حالت قبل حاصل شده و مقدار ظرفیت خازن افزایش یافته، این است که با توجه شده و مقدار ظرفیت خازن افزایش یافته، این است که با توجه به رابطه ساده شده 1.97 حتی اگر ظرفیت خازنها برابر بینهایت در نظر گرفته شود، در این صورت برای جریان 1.77 و 1.77 م است. بنابراین ظرفیت 4.90 با چیدمان (1.84 م است. بنابراین ظرفیت 1.77 با چیدمان (1.84 م است. بنابراین ظرفیت 1.77 با چیدمان (1.84 م است. بنابراین طرفیت 1.77 با چیدمان (1.84 م است. بنابراین طرفیت 1.77 با چیدمان (1.84

$$I_T = \frac{V_{\cdot s}}{R} (1 - e^{-\frac{t}{\tau}}) \qquad \tau = \frac{L_T}{R_T} \tag{(Y)}$$

۴. طراحی مبدل قدرت و سیستم کنترل جریان

با توجه به طراحی بخش ۳، تغذیه سیمپیچ چنبرهای از دو مرحله سریع و آهسته تشکیل شده است. در این طرح بانک خازنی FTB به صورت تخلیه طبیعی از طریق سوئیچ ایگنیترون به شماره 0980 IRT تخلیه می شود و در بیشینه جریان آن،

حسین رسولی، امیررضا دارابی، کریم عباسزاده، . . . بانک خازنی STB از طریق مبدل قدرت به صورت کنترل شده

در سیمپیچ TF تخلیه می گردد. برای انجام این کار به یک مبدل با تحمل ولتاژ و جریان به ترتیب ۹۰۰۷ و ۱۳kA نیاز است.

با توجه به جریان بالای سیمپیچ، لازم است از ماژولهای موازی در طراحی مبدل استفاده کنیم. با در نظر گرفتن محدودیت فرکانس و دامنه ریپل در جریان خروجی، بهترین انتخاب برای توپولوژی مبدل سیمپیچ چنبرهای، مبدل چاپری بر پایه تریستور است (شکل ۱۰)، زیرا با توجه به اندوکتانس TF و ولتاژ بانک STB، فرکانس کلیدزنی کمتر خواهد بود که یکی از اهداف این طراحی است.

با در نظر گرفتن این نتایج، پارامترهای اولیه لازم برای طراحی مبدل در جدول ۴ تجمیع شده است.

۲kV و ۱۶kA و ۲kV و ولتاژ ۸۶kA و ۲kV و ۲kV و ۲kV و ۲kV و ۲kV ماژولهای مبدل طراحی و سوئیچها انتخاب میشوند. با در نظر \mathcal{R} رفتن شکل ۱۰ و مشخصات فنی تریستورها از تریستور KK500/12-18 KK500/20-22 برای T_1 و دیود KK2500/36-45 برای T_1 استفاده میشود T_1]. با توجه به حداکثر جریان و ولتاژ T_1 (T_1) بهینه خواهد بود. ۲ ماژول موازی از مدار چاپر شکل ۱۰، بهینه خواهد بود.



شکل ۱۰. مدار چاپر DC/DC کاهنده [۱۵].

| مقادير | مشخصات | | |
|----------------------|----------------------------|------------------|--|
| ٧٢ | ظرفیت (F) | | |
| ٨٧۵ | حداکثر ولتاژ شارژ (V) | | |
| 1,880 | حداکثر جریان یک ماژول (kA) | بانک خازنی آهسته | |
| ۳۰۰ | مدت زمان تخلیه (ms) | | |
| ۵۶ | تعداد ماژول | | |
| ۱۴۷٫۸ | ظرفیت (mF) | | |
| ۵ | حداکثر ولتاژ شارژ (kV) | | |
| ٨ _/ ٨ | حداکثر جریان یک خازن (A) | بانک خازنی سریع | |
| ۳۸ | مدت زمان تخلیه (ms) | | |
| 1417 | تعداد خازن | | |
| ٣/47×1· ^۵ | حداکثر شیب (A/s) | | |
| ±۲۵ | حداکثر ریپل جریان (A) | پروفایل جریان | |
| يكسويه (+) | - | نوع جريان | |

جدول ۴. مشخصات لازم برای طراحی مبدل تخلیه

Journal of Nuclear Science and Technology

Vol. 44 (3), Serial Number 104, 2023, P 127-137

 T_1 مشخص است که مدت زمان خاموش سازی (t_1) تریستور ۹ و A و A مطابق روابط A و P با توجه به مقادیر L و Lمحاسبه می شود [۱۵]:

$$U_{C} = \mathsf{T}U = U\left(\mathsf{I} - \cos\omega t_{\mathsf{I}}\right) \tag{A}$$

$$t_1 = \pi \sqrt{LC} \tag{9}$$

جهت عملكرد مطلوب سوئيچينگ تريستورها لازم است مدت زمان خاموشسازی به مراتب کمتر از مدت زمان ریپل جریان $(\tau_{\Delta i})$ باشد [۱۵]. با فرض ۸۷ μ s و جریان بیشینه $(\tau_{\Delta i})$ برای کموتاسیون، مقدار L و C بر اساس روابط Λ و \P به ۲۵۰ Λ ترتیب μH و $\Lambda \mu F$ حاصل می گردد که در آن تحمل ولتاژ خازن ۴kV و جریان ۲۵۰A است.

در شکل ۱۱ ساختار کلی تخلیه جریان در سیمپیچ TF از بانک FTB و بانک ابرخازنی STB نشان داده شده است. با توجه به شکل، مشخص است که بانک FTB از طریق ignitron و بانک خازنی STB از ۷ ماژول موازی مبدل چاپر جهت کنترل و تنظیم سطح جریان تخلیه می شود که هر کدام از ماژول ها مربوطه به شکل ۱۰ میباشد. برای اتصال همزمان آنها، علاوه بر تأمین سیگنال کنترلی، از یک سلف در خروجی هر ماژول با مشخصات µH و ۲٫۵ kA استفاده می شود.

با در نظر گرفتن مبدل قدرت در شکل ۱۱، لازم است با به کارگیری سیستم کنترل حلقه بسته و جریان مطلوب سیمپیچ چنبرهای، جریان خروجی مبدل کنترل گردد. بر این اساس در شکل ۱۲ نمای سیستم کنترلی برای تنظیم جریان مطلوب ناحیه تخت سیمییچ TF ارایه شده است، که در آن بلوک مبدل DC/DC بیانگر ۷ ماژول موازی چاپر، بلوک ایزوله کننده و محرک^۲ جهت راهاندازی و ایزوله مدارات ولتاژ بالا و بلوک جريان مطلوب سيم پيچ چنبرهاي^۳ جهت توليد جريان مطلوب می باشد. در این ساختار، به طور لحظهای جریان مطلوب سیم پیچ چنبرهای (ITref) با جریان لحظه ای (IT) مقایسه می گردد و خطای آن از طریق سیستم کنترل هیسترزیس برای ایجاد کمترین ریپل، کمینه میشود.

طراحی بخش کنترلی میتواند با مدلسازی مبدل قدرت و پارامترهای سیمپیچ صورت گیرد، اما با به کارگیری روش کنترل هیسترزیس [۱۵]، میتوان بدون نیاز به مدلسازی با در نظر گرفتن یک باند قابل تنظیم، جریان خروجی را در محدوده تغییرات حداکثر ±۲۵A تثبیت کرد.



شکل ۱۱. مدار کلی مبدل جریان با ۲ ماژول موازی.



شکل ۱۲. ساختار حلقه بسته کنترلی برای تنظیم جریان I_T در ناحیه تخت.

در این روش به منظور عدم تداخل در میدان الکتریکی پلاسمای توکامک، لازم است حداکثر فرکانس ریپل جریان چنبرهای مشخص گردد تا بر اساس آن حداکثر فرکانس كليدزنى مبدل تعيين گردد. ضرورى است فركانس كليدزنى به مراتب کمتر از حداکثر فرکانس ریپل جریان چنبرهای باشد در غیر این صورت باعث ناپایداری پلاسما می شود. در این ساختار کنترلی، سیگنال کنترل (u) با یک باند مقایسه می گردد، اگر u بیشتر از باند بالایی باشد تریستورهای T_1 خاموش می گردند تا جریان کاهش یابد و اگر کوچکتر از باند پایینی باشد تریستورهای T_{1} روشن شده و جریان را افزایش میدهد. به منظور محاسبه فركانس ريپل جريان، مدار ساده شده سيم پيچ TF، مبدل چاپر به همراه بانک ابر خازنی STB در شکل ۱۳ نشان داده شده است. با توجه به آن می توان جریان را به صورت رابطه ۱۰ بیان کرد.

$$I_{T}(t) = \begin{cases} \frac{E_{T}(t) - (E_{T}(t) - i_{N}R_{T})e^{\frac{-R_{T}}{L_{T}}}}{R_{T}} & \cdot < t < DT & u = 1 \\ \frac{R_{T}(t) - (E_{T}(t) - i_{N}R_{T})e^{\frac{-R_{T}}{L_{T}}}}{R_{T}} & DT < t < T & u = 1 \end{cases}$$
(1.1)

که در آن برای $\cdot < u$ جریان افزایشی و برای $u < \cdot$ جریان $i_{_{Y}}=I_{_{T}}+rac{\Delta i}{_{Y}}$ و $i_{_{Y}}=I_{_{T}}-rac{\Delta i}{_{Y}}$ کاهشی خواهد بود. به ترتیب مقدار باند پایین و بالا هستند و IT مقدار تنظیمی در محدودہ $E_{T}(\mathrm{t})$ است. $\lambda kA < I_{T} \leq \mathrm{NT}_{/} \Delta kA$ معادل

Journal of Nuclear Science and Technology



^{1.} Isolator

^{2.} Actuator

^{3.} Toroidal Desired Current



شکل ۱۴. نتایج شبیهسازی سیستم کنترل و مبدلها برای تثبیت جریان در دو مقدار kA و ۸ kA و ۱۳ به همراه ریپل و فرکانس در ناحیه تخت.



شکل 1۵. نمای کلی مدار شارژ بانک STB.

با درنظر گرفتن ظرفیت (۷۲F)، ولتاژ (۷۵۳۷) و مدت زمان شارژ (۶۰۰s) و همچنین رابطه It=CV، حداقل جریان شارژ تقريباً ۹۱A به دست ميآيد. لذا به دليل زياد بودن جريان شارژ و همچنین کاهش THD و عدم آسیب به دیگر تجهیزات متصل به شین از مبدل ۱۲ پالسه استفاده شده است.

در مدار شکل ۱۵، نسبت تبدیل ترانس YY برابر برابر $\frac{N_{1}}{N_{r}} = \frac{1}{1}$ و $\frac{N_{1}}{N_{r}} = \frac{1}{1}$ است و می تواند $\frac{N_{1}}{N_{r}} = \frac{1}{1}$ ولتاژ ثابتی برابر ۱٬۱ kV تولید کند، L_{lk} امپدانس نشتی ترانس و Ls امیدانس خط سه فاز است. در این طراحی با در نظر گرفتن ریپل مطلوب زیر $h'_{0,i}$ ، مقادیر سلف L_f و خازن C_f از روابط ۱۲ و ۱۳ به دست می آید [۱۵].

$$L_{f} = \frac{1/\Delta\Delta \times 1 \cdot \overline{\nabla V_{LL-max}}}{\Re \pi f \ \mathbf{I}_{max}}$$
(17)

$$C_f = \frac{1}{\mathbf{r}\pi^{\mathsf{T}}(\mathbf{r}f)^{\mathsf{T}}L} \tag{17}$$

با توجه به روابط ۱۲ و ۱۳، $L_f = au \cdot \mu H$ و $L_f = au \cdot \mu H$ برای تحمل ولتاژی V_{LL-max} = ۲۵۰۰ V و جریان بیشینه و فرکانس ۵۰Hz به دست میآید. $I_{max} = { imes} \cdot { imes} A$

به دلیل بالا بودن ظرفیت C_f و ولتاژ آن، به منظور جلوگیری از جریان هجومی، مقاومت Ω $N \cdot STB$ با بانک STB سری شده است. با توجه به ثابت زمانی ($au = R_S \, C_f$ مقاومت سری Rs پس از گذشت ۲/۵ s توسط کنتاکتور از مدار خارج می شود. Journal of Nuclear Science and Technology

Vol. 44 (3), Serial Number 104, 2023, P 127-137

لحظهای ولتاژ بانک خازنی آهسته و D_T عرض پالس است. همچنین فرکانس ریپل (fr) بر اساس رابطه ۱۱ تعیین خواهد شد:

$$\frac{1}{f_r} = \frac{\Delta i \times \frac{L_T}{R_T}}{\frac{I_{T \max}}{\Delta} \times \frac{V_{STB}}{V_{FTB}}}$$
(11)

با توجه به رابطه ۱۱، فرکانس ریپل برای تثبیت جریان ۱۳ kA و ۸kA به ترتیب ۲۹٫۲ Hz و ۷۶٫۷ Hz حاصل میگردد. شبیهسازی ساختار سیستم کنترل شکل ۱۲، با انتخاب پارامترهای بانکهای خازنی، ماژولهای مبدل چاپر و سیستم کنترل با باند هیسترزیس ۲۵A± در نرمافزار متلب انجام گردید. نتایج شبیهسازی برای تثبیت جریان در دو مقدار kA و ۸ kA و ۸ kA در شکل ۱۴ ارایه شده است. با توجه به شکل ۱۴، نتایج شبیهسازی سیستم طراحی شده در تأمین حداکثر و حداقل جریان، مدت زمان، فرکانس و دامنه ریپل جریان مطابق خواسته و قیود می اشد. مشخص است که ریپل جریان در حدود ۲۵۸ است که مطابق قید طراحی معادل ٪۲٫۲ میدان اصلی است.

۵. طراحی سیستم شارژ بانک ابر خازنی STB

در توکامک ارتقا یافته، با توجه به نوع منبع انرژی که بر مبنای بانکهای ابرخازنی و خازن میباشد، لازم است که بانک خازنی FTB و ابرخازن STB با به کارگیری جریان مستقیم (DC) شارژ شوند. لازم به ذکر است که، شارژ بانکهای FTB با روش کنترل توان مبدل ۶ پالسه قبلی شارژ خواهد شد. برای تأمين انرژی بانک STB با در نظر گرفتن ولتاژ نهايی بانک، ظرفیت و مدت زمان لازم برای شارژ، یک مبدل AC/DC جدید طراحی می گردد. با توجه به خط ۳ فاز ۶۰۰۸ و ۳۸۰۷ ورودی ساختمان و در نظر گرفتن ولتاژ شارژ ۷۲۰۷ و حداکثر زمان شارژ ۱۰ دقیقه، طراحی مبدل با روش جریان ثابت انجام گردید. برای کنترل جریان ثابت شارژ، از یک مبدل DC/DC کاهنده باک^۱ استفاده می شود. نمای کلی مدار شارژ در شکل ۱۵ ارایه شده است.



شکل ۱۳. مدار ساده شده سیمپیچ TF و مبدل چاپر به همراه بانک ابرخازنی STB.

1. Buck



در مبدل باک، سوئیچ از نوع IGBT با حداکثر جریان و ولتاژ ۱۵۰۸ و ۲kV است و برای طراحی فیلتر LC از روابط ۱۴ و ۱۵ استفاده می شود [۱۵].

$$L = \frac{(V_i - V_{STB})D}{\tau \times \Delta I \times f_s} \tag{14}$$

$$C = \frac{\Delta I}{\lambda f_s \, \Delta V_o} \tag{10}$$

 f_{S} ،PWM مر آن، V_{i} ولتاژ ورودی باک، DT عرض پالس V_{i} نوجی و فرکانس کلیدزنی، $\Delta V_{e} \int_{0} \Delta V_{e}$ به ترتیب ریپل جریان خروجی و ریپل ولتاژ خروجی مبدل میباشد. اگر جریان شارژ بانک STB، ریپل ولتاژ $\wedge 0$ ، فرکانس ۲۰ kHz، ریپل ولتاژ $\wedge 0$ ، و ریپل جریان $\wedge 0$ ، در نظر گرفته شود، مقادیر LC برابر mH ا1، و μ F و (یپل جریان دست میآید.

نتایج شبیه سازی مدار کنترل شارژ بانک STB (شکل ۱۵)، با استفاده از نرمافزار متلب، برای ولتاژ و جریان شارژ به ترتیب ۷۶۰۷ و ۱۰۰A در شکل ۱۶ آورده شده است. همچنین نتایج شبیه سازی برای ولتاژ و جریان ترانسورماتور مربوطه در شکل ۱۷ ارایه شده است.



شکل ۱۶. نتایج شبیهسازی مدار کنترل شارژ بانک ابرخازنی STB (ولتاژ و جریان شارژ ۷۶۰۷ و ۱۰۰۸).



شکل ۱۲. نتایج شبیهسازی مدار کنترل شارژ، ولتاژ و جریان ورودی ترانسفورماتور در مدار شکل ۱۵.

همانطور که مشخص است، در جریان شارژ ثابت، فرایند شارژ در مدت زمان تقریبی ۵۶۵۵ انجام میگیرد؛ افزایش ولتاژ بانک خازنی به صورت خطی و ریپل جریان شارژ کمتر از ۴۸ است. در شکل ۱۷ ولتاژ ورودی و جریان ورودی ترانسفورماتور نشان داده شده است. با توجه به افزایش ولتاژ شارژ و ثابت بودن جریان شارژ در سمت ثانویه مدار، همچنین ثابت بودن ولتاژ در ورودی ترانس در سمت اولیه، جریان ورودی ترانس در طول زمان شارژ افزایش مییابد.

۶. نتیجهگیری

در این مقاله، طراحی جدیدی برای سیستم تأمین انرژی و کنترل تخلیه جریان برای سیمپیچ چنبرهای توکامک دماوند جهت افزایش زمان ماندگاری پلاسما انجام شد. با توجه به محدودیتهای عملکردی و هزینههای اقتصادی، بانک خازنی موجود با کاهش ظرفیت آن به عنوان بانک خازنی سریع در نظر گرفته شد و بانک خازنی آهسته بر پایه ماژولهای ابرخازنی طراحی گردید. ظرفیت، ولتاژ و جریان هر کدام از بانکها محاسبه شد. در ادامه چیدمان مبدل قدرت لازم برای تخلیه کنترل شده جریان بانک ابرخازنی در سیمپیچ چنبرهای در کنترل شده جریان بانک ابرخازنی در سیمپیچ چنبرهای در تأمین انرژی بانک ابر خازنی نیز، مبدل CD ۲ پالسه به همراه مبدل باک با جریان ثابت ۲۰۰۸ و با ریپل ٪۵، طراحی و شبیهسازی شد که نتایج آنها نشان از عملکرد مناسب طراحی

مجله علوم و فنون هستهای

- 1. A. Lampasi, S. Minucci, *Survey of electric power* supplies used in nuclear fusion experiments, In: 17th International Conference on Environment and Electrical Engineering, (IEEE, Milan, 2017) 1-6.
- A. Lampasi, et al., A new generation of power supplies for pulsed loads, Fusion Eng. Des., 146, 1921 (2019).
- 3. A. Magnanimo, et al., *Supercapacitors-based power* supply for ASDEX upgrade toroidal field coils, Fusion Eng. Des., **171**, 112574 (2021).
- 4. I. Ciocan, et al., *An improved method for the electrical parameters identification of a simplified pspice supercapacitor model*, In: 22nd International Symposium for Design and Technology in Electronic Packaging (SIITME), (IEEE, Oradea, Romania, 2016), 171-174.
- G. Maffia, A. Lampasi, P. Zito, A new generation of pulsed power supplies for experimental physics based on supercapacitors, In: 15th International Conference on Environment and Electrical Engineering (EEEIC), (IEEE, Rome, 2015), 1067-1072.
- 6. D.K. Sharma, et al., *Multimodular, high current, fast* response IGBT inverter power supply of SST-1 tokamak, In: 17th European Conference on Power Electronics and Applications (EPE'15 ECCE-Europe), (IEEE, Geneva, Switzerland, 2015), 1-10.
- 7. A. Sykes, et al., *The ST25 Tokamak for rapid technological development*, In: 25th Symposium on Fusion Engineering (SOFE), (IEEE, San Francisco, 2013), 1-4.

- 8. M.A. Torres, Coils and power supply design for the small aspect ratio tokamak (SMART) of the university of Seville, M.Sc. Thesis, Fusion Eng. Des., (2020).
- 9. M.A. Torres, et al., *Coils and power supplies design* for the SMART tokamak, Fusion Eng. Des., **168**, 112683 (2021).
- 10. A. Lampasi, et al., *Compact power supply with integrated energy storage and recovery capabilities for arbitrary currents up to 2 kA*, IEEE Transactions on Plasma Science, **46(10)**, (2018).
- A. Lampasi, et al., A new generation of power supplies for pulsed loads, Fusion Eng. Des., 146, 1921 (2019).
- 12. S.K. Nielsen, et al., *First results from the NORTH tokamak*, Fusion Eng. Des., **166**, 112288, (2021).
- 13. H. Rasouli, Identification of the neural nonlinear model of the vertical plasma location in the Damavand tokamak and the design of the neural nonlinear controller, Master's Thesis, Khajeh Nasir University of Technology, (2017) (In Persian).
- 14. J. Taheri, C. Rasouli, F.A. Davani, *Time-Dependent Thermo-Electro-Magneto-Mechanical Analysis of the TF Coil in Damavand Upgrade Tokamak With Longer Pulse Operation*, IEEE Transactions On Plasma Science, **49(1)**, 424 (2021).
- 15. K. Abbaszadeh, *Power-Electronics-Design-&-Analysis*, (Publication.kntu, May-2015) (In Persian).
- 16. www. Maxwell.com.
- 17. www.m.made-in-china.com.



استناد به این مقاله

حسین رسولی، امیررضا دارابی، کریم عباسزاده، حجت بابایی، امیرحسین معروفخانی (۱۴۰۲)، طراحی سیستم تأمین انرژی سیمپیچ چنبرهای بر پایه ابرخازن به منظور افزایش زمان پلاسما در توکامک دماوند، ۱۰۴، ۱۲۷–۱۳۷

DOI: 10.24200/nst.2023.1377

Url: https://jonsat.nstri.ir/article_1377.html





مراجع

